

СНИМКИ, ВЪНШНИ URL (МИН. ЗБР.), ЛИТЕРАТУРА И ДР. – МОДУЛ 4.

АНАЛИЗ НА УСИЛВАТЕЛНИТЕ СЪПАЛА ПРИ НИСКИ И ВИСОКИ ЧЕСТОТИ

Основна литература

- [1] Пандиев, И., Л. Донева, Д. Стаменов. Аналогова схемотехника – I, глава 2, стр. 47-63. София, Издателство на ТУ-София, 2008.
- [2] Вълков, Ст. Аналогова електроника, глава 6, стр. 331-344, София, Техника, 2002.
- [3] Mancini, R. Op Amps for Everyone. Design Reference. Texas I. (slod006b.pdf), chapter 5, pp. 5-1–5-16, USA, 2002.

Допълнителна литература

- [4] Tietze, V., Ch. Schenk. Electronic circuits. 2nd Edition, chapter 2, pp. 95–131, New York. Springer-Verlag, 2008.
- [5] Choosing Between Voltage Feedback (VFB) and Current Feedback (CFB) Op Amps, Analog Dev., MT-060, pp. 1–6, 2008.
- [6] Schmid, R., Measuring Board Parasitics in High-Speed Analog Design, Texas Instruments Inc., Application Report SBOA094, 2003.

Външни URL-адреси:

- Интернет страница на учебно-научно направление „Аналогова схемо-техника”: http://ecad.tu-sofia.bg/analog_circuits/;
- CHAPTER 8 FREQUENCY RESPONSE http://cc.ee.ntu.edu.tw/~lhl/eecourses/Electronics2/Electronics_Ch8.pdf;
- Analogue Electronics. Chapter 7 Amplifier Frequency Response <http://staff.utar.edu.my/lmsk/Analog%20Electronics/Chapter%207%20Amplifier%20Frequency%20Response.pdf>;
- CMOS circuit design, layout, and simulation: <http://cmosedu.com/cmos1/book.htm>;
- Amplifiers & Linear (Analog Devices): <http://www.analog.com/en/amplifiers-linear/products/index.html>.



Европейски съюз

ПРОЕКТ BG051PO001--4.3.04-0042

„Организационна и технологична инфраструктура за учене през целия живот и развитие на компетенции”

Проектът се осъществява с финансовата подкрепа на Оперативна програма „Развитие на човешките ресурси”, съфинансирана от Европейския социален фонд на Европейския съюз

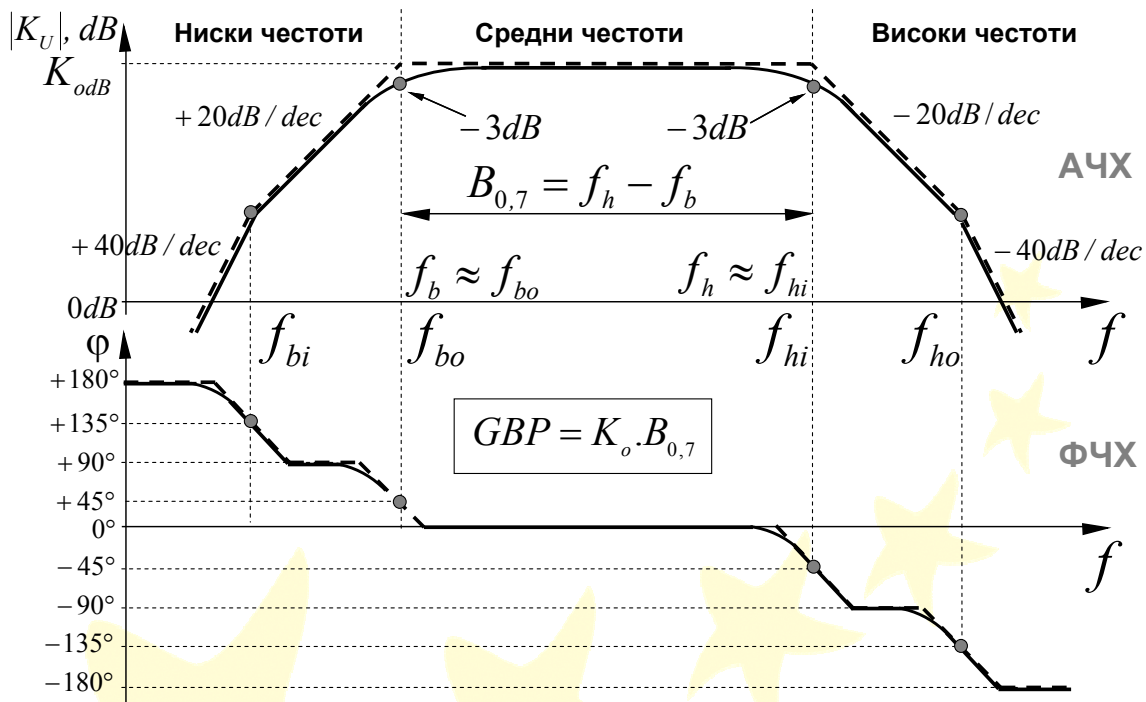
Инвестира във вашето бъдеще!



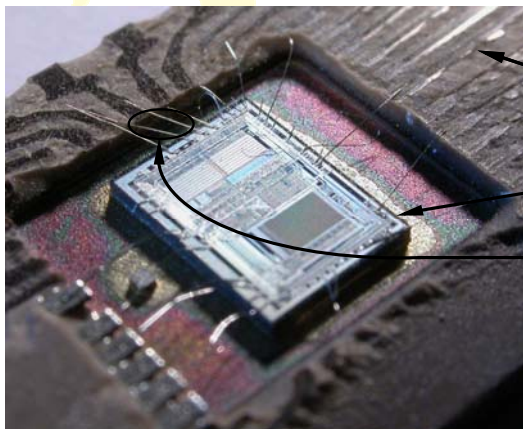
стр. 1 от 2

Снимки - изображения

Примерна АЧХ и ФЧХ на променливотоков усилвател



Външен вид на топологична структура на примерна монолитна интегрална схема



Основа на пластмасов корпус

Полупроводникова подложка (чип) с интегрирани електронни елементи и междуелементни електрически връзки

Тънки златни проводници (нишки), свързващи контактните площадки на чипа и съответните изводи на корпуса



Европейски съюз

ПРОЕКТ BG051PO001--4.3.04-0042

„Организационна и технологична инфраструктура за учене през целия живот и развитие на компетенции”

Проектът се осъществява с финансовата подкрепа на Оперативна програма „Развитие на човешките ресурси”, съфинансирана от Европейския социален фонд на Европейския съюз

Инвестира във вашето бъдеще!



стр. 2 от 2