

СНИМКИ, ВЪНШНИ URL АДРЕСИ (МИН. ЗБР), ЛИТЕРАТУРА И ДР. – МОДУЛ 16.

Линейни операционни схеми. Аналогови суматори.
Интегратори и диференциатори

Основна литература

[1] Пандиев, И., Л. Донеvsка, Д. Стаменов. Аналогова схемотехника – II, София, Издателство на ТУ-София, 2008.

Допълнителна литература

[2] Tietze, V., Ch. Schenk. Electronic circuits. 2nd Edition

Външни URL-адреси:

- http://fett.tu-sofia.bg/analog_circuits/ - Официален сайт на направление „Аналогова схемотехника“
- <http://ocw.mit.edu/courses/electrical-engineering-and-computer-science/6-002-circuits-and-electronics-spring-2007/video-lectures/> - MIT OpenCourseWare – Video Lectures
- http://web.stanford.edu/class/ee122/Handouts/EE113_Course_Notes_Rev0.pdf - курс по „Електронна схемотехника“ на Станфордски университет
- <http://www.ti.com/lscds/ti/analog/amplifiersandlinears/documents.page> - Официална страница - “ОУ и линейни схеми” съдържаща техническа документация, литература и др. на Texas Instruments Inc
- <http://www.analog.com/en/training-tutorials-seminars/resources/index.html> - Официална страница на Analog Devices съдържаща множество ресурси



Европейски съюз

ПРОЕКТ BG051PO001--4.3.04-0042
„Организационна и технологична инфраструктура за учене през
целия живот и развитие на компетенции“
Проектът се осъществява с финансовата подкрепа на
Оперативна програма „Развитие на човешките ресурси“,
съфинансирана от Европейския социален фонд на Европейския съюз
Инвестира във вашето бъдеще!



стр. 1 от 1